IMAGE PROCESSOR

Publication number: JP1156069 Publication date: 1989-06-19

Inventor: MATSUMURA SUSUMU

Applicant: CANON KK

Classification: - International:

B41J2/44; G06K15/12; G06T3/00; H04N1/405; H04N1/409; B41J2/44; G06K15/12; G06T3/00;

H04N1/405; H04N1/409; (IPC1-7): B41J3/00;

G06F15/66; G06K15/12; H04N1/40

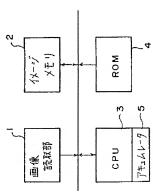
- European: H04N1/409

Application number: JP19870314097 19871214 Priority number(s): JP19870314097 19871214

Report a data error here

Abstract of JP1156069

PURPOSE:To obtain the grain feeling of an image, in an image processor for applying noise to image data to perform image conversion, by correcting the image data larger when the image data of a detected pixel is small and correcting the same smaller when said data is large. CONSTITUTION: The image of a CCD sensor is read by an image reading part 1 to be stored in an image memory 2 in a digital form. A CPU 3 detects a pixel having one or plural bits on the lower rank side of image data and performs correction so that the image data of the detected pixel is made large when said image data is small and made small when the image data is large. By this method, an image having a noise feeling, that is, a more grainy feeling can be obtained by simple algorithm.



Data supplied from the esp@cenet database - Worldwide

® 日本国特許庁(JP)

(1) 特許出願公開

母公開特許公報(A) 平1-156069

@Int.Cl.4		識別記号	厅内整理番号		❷公開	平成1年(1989)6月19日		
B 41 J G 06 F H 04 N	3/00 15/66 1/40	4 0 0	M-7612-2C 8419-5B A-6940-5C	ele-a-rea-b-	ada di di di	Stores - W.	(A)	
∥G 06 K	15/12		7208-5B	審査請求	未請求	発明の数 1	(全6頁)	

60発明の名称 画像処理装置

②特 頤 昭62-314097

②出 頤 昭62(1987)12月14日

69発明者 松 村

神奈川県川崎市高津区下野毛770番地 キャノン株式会社 玉川事業所内

⑪出 顋 人 キャノン株式会社 東京都大田区下丸子3丁目30番2号

⑩代 理 人 弁理士 大塚 康徳 外1名

明細書

を大きくし、或るいは小さくする事を特徴とする 特許請求の範囲第1項に記載の画像処理装置。

1. 発明の名称

面像処理装置

2. 特許請求の範囲

(1) デジタル画像データにノイズを加えて画像

変換を行なう顕像処理装置において、

上記頭像の画素のうち、その脳像データのより 下位側の1つまたは複数のピットを有するものを 検出する検出手段と、

検出された脳素の面像データが小さい時にその 面像データを大きくし、画像データが大きいとき にその画像データを小さくする補正手段を備えた 本を紡術とする画像処理装置。

(2)前記補正手段は、1より大きい第1の係数

と1よりも小さい第2の係数を有し、これらの係

数を画像データに乗することにより、顕像データ

3. 発明の詳細な説明

[産業上の利用分野]

本発明は画像を変換処理する画像処理装置に関 し、より詳しくは、顕像データにノイズを加える ことにより振調を変える画像処理装置に関する。 「従来の技術」

従来、この種の画像処理装置における処理方法 の1つとして、印別業界での電子製版技術、写真 ラボ業界でのコンピュータ写真画像処理を応用し たプロラボ技術が知られている。

これは、例えば、額像原類をレイアウトスキャナ、レーザカラーブリンタ等の高額度スキャナにより光電走主して再生顕像を得る場合に、その工程の中間に信号処理部を設けて、入力の減度信号に対して値度表現様正(γ補正)、機両急定、色像正、切り抜き合成等の処理を行ない、以下の様

な効果を得ている。

現の詩張。

①:カラーフィルムの退色復元。

. ②:ハイライト、シヤドゥの階調を整え、色彩表

③:機器故障、機影ミス、現像ミス等の救済。

②:クリエイテイブイメージを表現し、イメージ 領域の拡大、新しいデザインを創造する。

この様な特殊処理を実行する場合、フィルム原 病をカラースキヤナ、高精度スキヤナ又はカラー 機像管、カラー機像板(たとえば C C D)等によ り光電走変して得たフィルム原稿の機度信号又は 輝度信号等のデジタル関像信号を顕像処理してい る。

従来この種の特殊効果には、規則正しく配列されたモザイク処理やア曲線を非現実的なものに変化させるポスタリゼーション処理やソラリゼーシ

ヨン角理等がある。またその他に、入力された原 関像に対して、離散的に、ランダムな位置データ を発生させ、この位置の原面像データにさらにラ ンダムなノイズを加え、粒状感の多い画像へ変換 する処理が知られている。

[発明が解決しようとする問題点]

しかし、 ランダム位置の発生、 ランダムノイズ
の発生等におけるランダム性が十分ではなく、 さ
らに、 暗い原面像データに対してさらにマイナス
のノイズを加えてしまつたり、明るい原面像データに対してノイズ量をブラスしてしまつたり する
場合等が発生し、必ずしも十分な粒状態が得られ
ていないという欠点がある。

もこで、本発明はかかる従来例の欠点を解決するために提案されたもので、より粒状感のある面像を作成することの可能な画像処理装置を提供す

る事を目的とする。

[問題点を解決するための手段]

上記録題を達成するための未発明の構成は、デ
ジタル側像データにノイズを加えて脳像変換を行
なう画像処理装置において、上配画像の顕素のう
ち、その画像データのより下位側の1つまたは 複
数のピツトを有するものを検出する検出手段と、
検出された画素の画像データが小さい時にその画像データを大きくし、画像データが大きいときに
その画像データを小さくする補正手段を備えた事
を特徴とする。

rena 1

上記線成において、検出手段によりランダム位 壁の西素が選択され、補正手段により、よりノイ ズ感のある画像データが得られる。

[実施例]

特開平1-156069(3)

第1回はこの発明に係る実施例の画像処理機関の構成を示したものである。図中、1はCCDセンサ等の画像語み取り部、2は読み取られた画像をデジタル形式で特納するイメージメモリ、3は 徒途の制御手順に基づいて画像処理を行なうCP U、4はこの制御手順を含むプログラムを内蔵するROMである。尚、CPU3は内部にレジスタ としてアキュムレータ5を有し、このアキュムレータ5により、画像データのピット制定を行なう。

第 2 団はイメージメモリ 2 のアドレス方法を示したものであり、C P U 3 によって発生されるアドレスデータ (1 x , 1 y) に応じてアドレツシングされる, 第 3 団は、アキュムレータ 5 の下位 5 ピット (b , ~ b ,) の構成を示したもので、イメージメモリ 2 から読み取られた関係データ

は、このアキュムレータ5の下位6ビットに移納 される。アキュムレータ5内の任意のビット位置 の論理値は、CPU3の命令(例えば、ビットテ スト命令)によりCPU3が分る。

第4回は、本実施例の刺薬に係る部分のフローチャートであり、この刺剤はランダムなアドレス 位置データ発生部分と、このランダムに選択が分と た顕素の画像データに所定の補正を加える部分と からなる。即ち、この実施例においては、ランダ ムな位置データ発生は、画像データの下位 ピン は勢いランダムな値になることに鑑みて、ある下 位の2つのピットプレーン上での画像データの で。**1 ** 構成が所定のものである画案 択することによりなぎれる。そして、この選択 れた囲素の画像データが、与えられた関値Tisk りも大きい(つまり、明るい)場合はその画像デ

ータを小さくし、関値T n よりも小さい (つまり、暗い) 場合は大きくする事により、粒状ノイズを加えるものである。

以下、第4図のフローチャートに従って詳しく 説明する。尚、画像データは読み取り部1によっ て読み取られ、既にイメージメモリ2に格納され ているものとする。

ステップS 2 は、ランダムアドレスを選択するために、調像データのどのビット位置を調べるかを入力するものである。即ち、この実施明録をデータは、調像データの下位 4 ビット(連市の開像データは 6 ~ 8 ビットで表現される事が多い)の内。1 ののビットブレーンを見る。例太ば、雨としてしる B (Least Significant Bit)、巾としてした3 番目のビットを指定する。高、ステップS 2

0 での動作から分るように、この実施例装置では、この指定されたm, n 番目の位置のビツトが
1 * のときに、この顕素をランダムに選択されたものとして扱うが、その他に例えば、

b .. = b .. = 0 、又は、

b .. = 1 . b .. = 0 、又は、

 $b_{n} = 0$, $b_{n} = 1$

等でも良く、さらに調べるビットの個数を例えば 下位の3個にしても良い。商、上位のビットを検 走対象とすることは、上位のビットが例えば中間 調酬金においては、局所性が強いので好ましくな

ステップ S 4 では、以下の処理に必要な上述の 関値 T m と、1 よりも小さい定数 C n と、1 より も大きい定数 C n とを入力しておく。

ステップ S 6 ~ステップ S 1 6 は、第 2 図に示

したように、イメージメモリ2をラスタスキヤン方式で画像データを選択するためのものである。即ち、ステツブS6では画像位置を示す!、そウリアしておき、ステツブS8で、「、を1だり増加させ、1行分下の画像列の処理を行なう。ステツブS10で、1、が4万向サイズIでよりも近位置を示すI、をクリアし、ステツブS12で、画像では増加させ、1つおおメ方のサイズI、を1だけ増加させ、11、が1次より大ならば、ステツブS8へ戻り、そうでしてければステツブS18へ進む。かかるようにしてイメージメモリスの各種素がラスタスキャンされる。

ステツブ S 1 8 では、ラスタスキャンされた鸛 素 (Ix, Iy) の画像データ a (Ix, Iy) ステップ S 2 2 で、 a (I x . I v) とステップ S 4 で入力した関値 T n とを比較する。

- a (I x , I y) > T H
- ならば、ステップ S 2 4 で a (I x , I y) を a (I x , I y) ← a (I x , I y) * C 1
- と補正する。一方、
- a (Ix. Iy) ≤ T #

ならば、ステップ S 2 6 で a (I x , I r) を
a (I x , I r) ー a (I x , I r) * C 2
と補正する。ここで、C , はステップ S 4
でお安まれたところの、

C: <1. C:>1 の定数であり、例えば

{ C : = 0 : 6 ·

と設定する。

こうすることにより、ランダムに選択された画 常の画像データα(Ix. Ix)がTmより大の ときは、元の値よりも小さい画像データ値に補正 され(即ち、暗くされ)、Tmよりも小のとき は、元の値よりも大きい画像データ値に補正され る(即ち、明るくされる)。

以上述べた様に、この実施例によれば、明るい

画像部分に聞いノイズ、暗い画像部分に明るいノ イズを発生させる事ができ、全体としての画像の 明るさは余り変わる事がないという特徴を有す る。その結果、あたかも超高感度フィルムを使つ て機影したような画像を得る事ができる。

前記実施例においては、1つの調像データに対 してのみ、処理を行なつたが、これはR, G, B の三個像データからなるカラー調像に対しても、 上述の制御を順次適用すれば良い。

をらに、上記実施例では、該当する I 顧素単位 でのみ、データを変化させているので、粒子が I 顧素単位であり、小さ通ぎる場合がある。このような場合に処理結果の出力メモリを予め用意して おきa (Iェ、Iv)に対する処理をa (Iェ、 Iv)を中心とする3×3の局所領域内に存在す る額をデータに対して行なえば、より大きな粒状 感のある画像が得られる。

さらに、上記実施別では、関値 T 。は1つであったが、ある様をもつ関値帯を設け、このレンジ内の顕像データは補正を加えず、このレンジよりも大または小の顕素には前述の補正処理を加えるようにしてもよい。

「発明の効果」

以上述べたように、本発明によれば、簡単なア ルゴリズムにより、より粒状感のある顔像を得る ことができる。

4. 図面の簡単な説明

第1図は本発明に係る実施併装置の構成図、

第 2 図は実施併のイメージメモリの構成を示す図、

第3回は実施例のCPU内のアキュムレータの 構成を示す図、 第4図は実施例の制御に係る手順を示すフローチャートである。

PH do

1 … 画 金 疑 み 取り 郎 、 2 … イ メー ジメ キ リ 、 3 … C P U 、 4 … R O M 、 5 … ア キ ユ ム レ ー タ で あ

特許出願人 キヤノン株式会社

に は理人 弁理士 大塚康徳(他1名史記)

